

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2001-249855

(43)Date of publication of application : 14.09.2001

(51)Int.Cl. G06F 12/16
H04M 3/00

(21)Application number : 2000-062177

(71)Applicant : HITACHI LTD
NIPPON TELEGR & TELEPH CORP <NTT>
HITACHI COMMUN SYST INC

(22)Date of filing : 07.03.2000

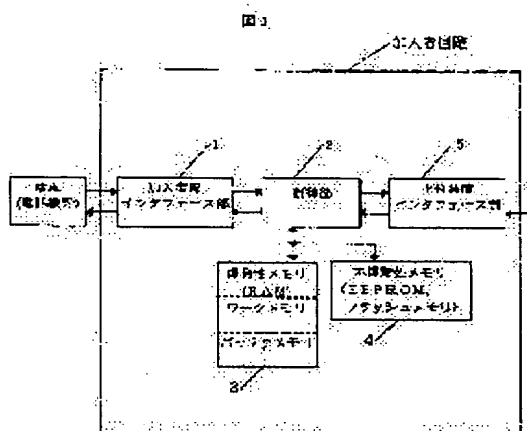
(72)Inventor : SAITO TOSHIYUKI
FUKUSHIGE TATSUHIRO
MORITA YOSHINOBU
SUDO MASAMITSU
AKIYAMA KAZUHIKO

(54) METHOD FOR REWRITING DATA OF NONVOLATILE MEMORY AND SUBSCRIBER CIRCUIT

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a method for rewriting data of a nonvolatile memory capable of preventing loss of the data even in the case of interruption of a processing when the data of the nonvolatile memory is rewritten and a subscriber circuit using the method.

SOLUTION: Flag information to indicate uncompletion/completion of writing of the data and flag information to indicate validity/invalidity of the data are written in the nonvolatile memory 4 together with entity of the data. A new piece of data is written in idle sector of the memory 4 when the data is rewritten. After that, the flag information about the sector in which the older piece of data to be rewritten is stored is invalidated. Thus, the loss of the data contents is prevented even when power interruption, etc., is generated in process of rewriting of the data and the data is efficiently rewritten.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C): 1998,2003 Japan Patent Office

BEST AVAILABLE COPY

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2001-249855

(P2001-249855A)

(43) 公開日 平成13年9月14日 (2001.9.14)

(51) Int.Cl.⁷

G 0 6 F 12/16

H 0 4 M 3/00

識別記号

3 4 0

F I

G 0 6 F 12/16

H 0 4 M 3/00

テマコード* (参考)

3 4 0 P 5 B 0 1 8

C 5 K 0 5 1

審査請求 未請求 請求項の数 5 O L (全 8 頁)

(21) 出願番号 特願2000-62177 (P2000-62177)

(22) 出願日 平成12年3月7日 (2000.3.7)

(71) 出願人 000005108

株式会社日立製作所

東京都千代田区神田駿河台四丁目6番地

(71) 出願人 000004226

日本電信電話株式会社

東京都千代田区大手町二丁目3番1号

(71) 出願人 000233479

日立通信システム株式会社

神奈川県横浜市戸塚区戸塚町180番地

(74) 代理人 100078134

弁理士 武 顕次郎

最終頁に続く

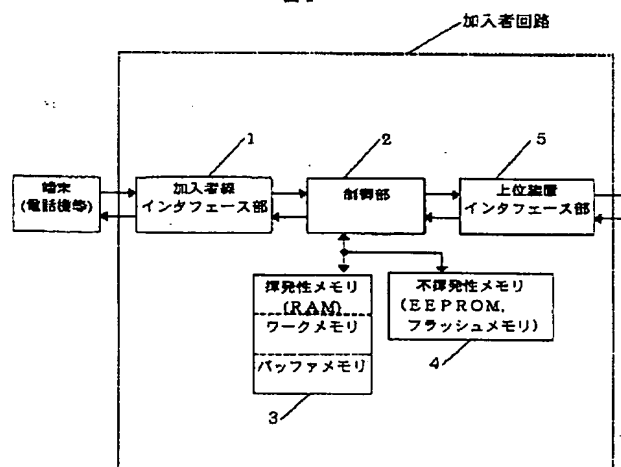
(54) 【発明の名称】 不揮発性メモリのデータ書き替え方法及び加入者回路

(57) 【要約】

【課題】 不揮発性メモリのデータ書き替え時の処理の中断に際してもデータの消失を防止することができる不揮発性メモリのデータ書き替え方法及びこの方法を利用した加入者回路。

【解決手段】 不揮発性メモリ4にデータの実体と共にデータの書き込み未完了／完了を示すフラグ情報及びデータの有効／無効を示すフラグ情報を書き込む。データ書き替え時、メモリ4の空きセクタに新データを書き込み、その後、書き替えるべき旧データが格納されているセクタのフラグ情報を無効とする。これにより、データ書き替えの途中で、電源断等が生じてもデータ内容を消失することを防止することができ、データの書き替えを効率よく行うことができる。

図1



【特許請求の範囲】

【請求項1】 予め定められたメモリ領域を一括消去後、新たなデータを書き込むことによりデータの書き替えが可能な不揮発性メモリのデータ書き替え方法において、前記メモリ領域単位に、データの実体と共にデータの書込み未完了／完了を示すフラグ情報及びデータの有効／無効を示すフラグ情報を書き込んでおき、データの書き替え時、空きメモリ領域に新データを書き込み、その後、書き替えるべき旧データが格納されているメモリ領域のフラグ情報を無効とすることを特徴とする不揮発性メモリのデータ書き替え方法。

【請求項2】 前記空きメモリ領域は、前記データの有効／無効を示すフラグ情報が無効である領域、あるいは、データの有効／無効を示すフラグ情報が有効であり、かつ、前記データの書き込み未完了／完了を示すフラグ情報が書き込み未完了である領域であり、前記新データのデータの書き込み前に、前記空きメモリ領域を一括消去することを特徴とする請求項1記載の不揮発性メモリのデータ書き替え方法。

【請求項3】 メモリ消去直後のメモリ領域は、データの書き込み未完了／完了を示すフラグ情報が書き込み未完了とされ、データの有効／無効を示すフラグ情報が有効とされることを特徴とする請求項2記載の不揮発性メモリのデータ書き替え方法。

【請求項4】 前記データの書き込み未完了／完了を示すフラグ情報及びデータの有効／無効を示すフラグ情報により、メモリ書き替えの際の空きメモリ領域の検索を行うことを特徴とする請求項1、2または3記載の不揮発性メモリのデータ書き替え方法。

【請求項5】 デジタル交換機の加入者に対する各種のサービスを、不揮発性メモリに格納されるサービス制御プログラムにより実現する加入者回路において、前記サービス制御プログラム書き替えを、請求項1ないし4のうちいずれか1記載の不揮発性メモリの書き替え方法により行うことを特徴とする加入者回路。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、不揮発性メモリのデータ書き替え方法及び加入者回路に係り、特に、書き替え可能な不揮発性メモリのデータ書き替え方法及びデジタル交換機における不揮発性メモリを使用した加入者回路に関する。

【0002】

【従来の技術】近年、データの書き替えが可能であり、さらに電源断などの際でも記憶データをそのまま保持可能なEEPROMやフラッシュメモリなどの不揮発性メモリを記憶デバイスとして搭載する機器が増加している。その一例として、デジタル交換機の加入者線を収容する加入者回路がある。同加入者回路は、加入者に対する各種のサービスをサービス制御プログラムにより実

現すると共に、そのプログラムを不揮発性メモリに格納し、機能の追加、変更等の際に、サービス制御プログラムを書き替えることにより対応することができるよう構成されている。そして、加入者回路は、加入者線の光ファイバー化に伴い、交換局舎から離れた遠隔地のオフィスビル等に設置される傾向にあり、機能の追加、変更等の際のサービス制御プログラムの書き替えは、リモートダウンロードにより行われている。

【0003】サービス制御プログラムを格納するフラッシュメモリは、そのデバイス特性上、書き込みを行う前に書き込みを行うメモリ領域を一旦消去する必要がある。消去は、セクタと呼ばれる一定の単位で行われる。また、書き込みは、バイト単位であり、一度書き込みを行ったアドレスに再度書き込みを行なうことはできない。このため、一般に、不揮発性メモリのデータを書き替える際には、不揮発性メモリのデータを書き込もうとしている該当メモリ領域のデータを消去してからその領域に新しいデータを書き込むか、または、不揮発性メモリのデータを書き込もうとしている該当メモリ領域のデータを揮発性のバッファメモリに一旦待避させておき、不揮発性メモリのデータを書き込もうとしているメモリ領域のデータを消去し、その後、不揮発性メモリに新しいデータを書き込む方法が用いられている。

【0004】しかし、前述した方法は、両者とも、該当メモリ領域のデータを消去してから正常に新データの書き込みが完了するまでの間に電源断などで書き込みが中断した場合に、データが消失してしまうという事態に陥る。特に、先に説明した加入者回路等で、リモートダウンロード中にデータの書き込みが中断した場合、復旧に多大な時間が掛かることになってしまう。

【0005】このような問題を解決することができる不揮発性メモリのデータの書き替えに関する従来技術として、例えば、特開平8-272698号公報等に記載された技術が知られている。この従来技術は、不揮発性メモリ内のある特定のアドレス領域をバックアップ領域として確保し、ある領域にデータを書き込みたいときに、そのアドレス領域のデータをバックアップ領域にコピーし、該当アドレス領域を消去した後、新データをそのアドレス領域に書き込み、該当アドレス領域に新データの書き込みが完了した後、バックアップ領域のデータを消去するというものである。

【0006】

【発明が解決しようとする課題】前述した公報に記載された従来技術は、新データの書き込みの途中で電源断等の原因により書き込みの中断が起こった際にデータを消失することはないが、特定のアドレス領域をバックアップ領域として使用しているため、バックアップ領域のデータの消去、書き込みの頻度が高くなり、不揮発性メモリの特性上、バックアップ領域の劣化が他の領域に比較して著しく進んでしまうという問題点を有している。

【0007】また、この従来技術は、1回のデータの書き替えの際に該当アドレス領域及びバックアップ領域の2領域についてデータの消去、書き込みが行われることになるため、データの書き替え時間が長くなり書き替えに多大な処理を行わなければならない、処理効率が悪いという問題点を有している。

【0008】本発明の目的は、前述した従来技術の問題点を解決し、データ書き替え時の処理の中断に際してもデータの消失を防止し、かつ、効率の良いデータの書き替えを可能とした不揮発性メモリのデータ書き替え方法及びこの方法を使用した加入者回路を提供することにある。

【0009】

【課題を解決するための手段】本発明によれば前記目的は、予め定められたメモリ領域を一括消去後、新たなデータを書き込むことによりデータの書き替えが可能な不揮発性メモリのデータ書き替え方法において、前記メモリ領域単位に、データの実体と共にデータの書き込み未完了／完了を示すフラグ情報及びデータの有効／無効を示すフラグ情報を書き込んでおき、データの書き替え時、空きメモリ領域に新データを書き込み、その後、書き替えるべき旧データが格納されているメモリ領域のフラグ情報を無効とすることにより達成される。

【0010】また、前記目的は、前記空きメモリ領域が、前記データの有効／無効を示すフラグ情報が無効である領域、あるいは、データの有効／無効を示すフラグ情報が有効であり、かつ、前記データの書き込み未完了／完了を示すフラグ情報が書き込み未完了である領域であり、前記新データのデータの書き込み前に、前記空きメモリ領域を一括消去することにより、また、メモリ消去直後のメモリ領域が、データの書き込み未完了／完了を示すフラグ情報が書き込み未完了とされ、データの有効／無効を示すフラグ情報が有効とされることにより達成される。

【0011】さらに、前記目的は、デジタル交換機の加入者に対する各種のサービスを、不揮発性メモリに格納されるサービス制御プログラムにより実現する加入者回路において、前記サービス制御プログラム書き替えを、前記不揮発性メモリの書き替え方法により行うことにより達成される。

【0012】

【発明の実施の形態】以下、本発明による不揮発性メモリのデータ書き替え方法及びこの方法を使用した加入者回路の実施形態を図面により詳細に説明する。

【0013】図1は本発明の一実施形態による加入者回路の構成を示すブロック図、図2は不揮発性メモリのデータ書き替えの処理を説明するフローチャート、図3はメモリ書き替えのシーケンスを説明する図である。図1において、1は加入者線インタフェース部、2は制御部、3は揮発性メモリ(RAM)、4は不揮発性メモ

り、5は上位装置インタフェース部である。

【0014】図1に示す本発明の実施形態による加入者回路は、電話機等の端末と接続される加入者インタフェース部1、サービス制御プログラムの実行制御及びメモリデータの書き替え制御を行う制御部2、各種制御プログラムを展開する揮発性メモリ3、上位装置よりダウンロードされた各種サービス制御プログラム及びデータを格納しておくEEPROM・フラッシュメモリ等による不揮発性メモリ4、上位装置と接続される上位装置インタフェース部5を備えて構成されている。

【0015】そして、図示加入者回路は、加入者線インタフェース部1を介して接続される端末と、上位インタフェース部5、図示しない通信網を介して接続される他の端末との間での通話、通信を中継する等の各種のサービスを実行する。

【0016】次に、図2に示すフロー及び図3に示すシーケンス図を参照して、不揮発性メモリ4のメモリデータの書き替え方法について説明する。

【0017】不揮発性メモリ4は、図3に示されているように、複数のセクタにより構成され、各セクタには、そのセクタ内のデータに関して、書き込み未完了／完了フラグ及び有効／無効フラグが付与されている。そして、不揮発性メモリ4内には、常に、少なくとも1セクタの空きセクタが存在しているものとする。この空きセクタは、「書き込み未完了／完了フラグが未完了値を示しているか、このフラグが完了値であっても、有効／無効フラグが無効値を示しているセクタ」であると定義する。また、書き込み未完了／完了フラグの未完了値及び有効／無効フラグの有効値は、不揮発性メモリの消去直後の値(例えば、0xFF)と定義する。逆に、書き込み未完了／完了フラグの完了値及び有効／無効フラグの無効値は、不揮発性メモリ消去直後以外の値(例えば、0x00)と定義する。図3に示す例において、上段は、データの書き替え前の状態を示しており、セクタ1が空きセクタであり、セクタ2が書き替えるべきデータを格納しているセクタであるとする。

【0018】(1)図示加入者回路には不揮発性メモリ4が搭載されており、上位インタフェース部5を介して、上位装置からの指示で不揮発性メモリ4上のデータまたはプログラムを、上位装置からダウンロードすることにより更新することが可能である。上位装置からダウンロードの指示を受信した際、制御部2は、メモリの書き替え制御プログラムを不揮発性メモリ4上から揮発性メモリ3のワークメモリエリアに展開し書き替えの制御を開始する。

【0019】(2)制御部2は、メモリの書き替え制御を開始すると、まず、不揮発性メモリ4の空きセクタを検索する(ステップS1)。なお、この空きセクタの検索は、前述した定義に従って、各セクタ内のフラグを調べることにより行うことができる。また、空きセクタの

検索は、書き替え指示を受けてから行うのではなく、起動時に検索を実施し、空き（無効）セクタ情報及び有効セクタ情報（または、そのどちらか）を揮発性メモリ上または不揮発性メモリ上に検索結果（テーブル情報）として保持しておき、書き替え実施の際にこのテーブル情報を読み出し、書き替え実施毎にこのテーブル情報を更新するという方法によっても行うことができる。この検索で、図3の上段に示すように、セクタ1が空きセクタであることが検索される。

【0020】（3）ステップS1で不揮発性メモリ4上の空きセクタを検索した後、その空きセクタを消去する（ステップS2）。空きセクタを消去することによって、図3の中段に示すように、空きセクタの書き込み未完了／完了フラグは未完了値とされ、有効／無効フラグは有効値とされる。

【0021】（4）空きセクタを消去後、新データを揮発性メモリ3のバッファメモリ領域上に準備し（ステップS3）、バッファメモリ領域上の新データを、消去した空きセクタのデータ実体領域に書き込む（ステップS4）。新データが順次上位装置からダウンロードされる場合には、ステップS3、ステップS4の処理を繰り返して行う。この時点では、書き替えられるべきデータを持ったセクタ2は、旧データを保持したままである。

【0022】（5）新データの書き込みが全て正常に終了したか否かの判定を行い（ステップS5）、正常に終了した場合、新データを格納したセクタの書き込み未完了／完了フラグに完了値を書込み（ステップS6）、また、旧データが格納されているセクタの有効／無効フラグに無効値を書込む（ステップS7）。これにより、不揮発性メモリ4の状態は、図3の下段に示すように、セクタ2が無効、すなわち、空きとなり、セクタ1に、旧データを格納していたセクタ2に代って、セクタ2の旧データを更新した新データが格納されたセクタが有効となる。

【0023】（6）ステップS5の判定で、新データの書き込みが全て正常に終了しなかったと判定した場合、ここでの処理を終了する。この場合、書き替えられるべき旧データは、まだ、不揮発性メモリ4のセクタ2に格納されたままとなっており、新データを書き込んだセクタ1は、データの書き込み未完了／完了フラグが未完了値となっているので、空きセクタとされ使用されない。このため、加入者回路は、旧データのままで動作を続けることができる。

【0024】通常、あるセクタを無効にする場合にはそのセクタの消去が行なわれるが、セクタの無効化のためにセクタの消去を行うと、1回のデータの書き替えのために2回のセクタの消去を行う必要がある。一般に、不揮発性メモリの消去は、書き込みに比較して時間が多くなり、また、消去を行う毎にデバイスの劣化が進むことになるため、セクタの無効化のためにセクタの消去を

行うことは非常に効率が悪い。

【0025】本発明の実施形態は、前述したように、セクタの無効化のためにセクタの消去を行うのではなく、有効／無効フラグに無効値を書込むこととし、通常一回の書き替え時に2回の消去を必要としていたのに対し、これを1回の消去と2回のフラグ情報の書き込みに置き換えたことにより、書き替え時間の短縮とデバイスの寿命の延長をはかること可能とした。

【0026】また、図3の下段に示す状態となった後、次のダウンロード指示を受けた場合には、セクタ2の有効／無効フラグが無効化されているため、セクタ2が空きセクタとなる。

【0027】そして、前述のフローにおいて、セクタ1への書き込みが正常に終了しなかった場合、例えば、図3の中段から下段の処理の間で、電源断による書き替え処理が中断した等の場合、書き替えるべきデータを持つセクタ2の状態が有効のままであり、セクタ1の書き込み未完了／完了フラグが未完了を示しているため、次回にはセクタ1が再度空きセクタとなる。すなわち、セクタ1への書き込みが正常に終了しなかった場合、図3の上段に示す状態を保持したままであり、書き替え処理が中断した場合においてもデータを消失することがない。

【0028】但し、図3の下段に示すセクタ1への書き込み完了フラグの書き込み（図2のステップS6）とセクタ2への無効フラグの書き込み（図2のステップS7）との間に、書き替え処理が中断された際には、セクタ1もセクタ2も有効という状態が理論的には存在することとなる。しかし、ステップS6とステップS7との処理を連続して行えば、この間の時間は、不揮発性メモリへの1バイト書き込みに要するわずかな時間であるため問題とはならない。

【0029】前述したように、本発明の実施形態による不揮発性メモリのデータ書き替え方法よれば、新データの書き替えが正常に終了まで旧データを保持しているため、データの書き替え途中の電源断等によるデータの消失を防ぐことができる。また、例えば、フラッシュメモリは、書き込みに比較して消去に非常に多くの時間を要するが、本発明の実施形態は、書き替え時に旧データ格納セクタの消去を行うのではなく、フラグデータ書き込みによってセクタのデータを無効として意味付けしているため、書き替え時間の短縮及びデバイスの劣化を防止することができる。また、空きセクタは、固定アドレスではなく、アドレスを移動するため、特定セクタのみの劣化を防止し、デバイスの寿命を延長化することができる。

【0030】そして、前述したような不揮発性メモリのデータ書き替え方法を適用した本発明の加入者回路を、信頼性の高いものとすることができる。

【0031】

【発明の効果】以上説明したように本発明によれば、不

揮発性メモリのデータ書き替え時の処理の中断に際してもデータの消失を防止することができ、かつ、効率の良いデータの書き替えを行うことができる。そして、このような不揮発性メモリのデータ書き替え方法を使用することにより加入者回路の高信頼化を図ることができる。

【図面の簡単な説明】

【図 1】本発明の一実施形態による加入者回路の構成を示すブロック図である。

【図 2】不揮発性メモリのデータ書き替えの処理を説明するフローチャートである。

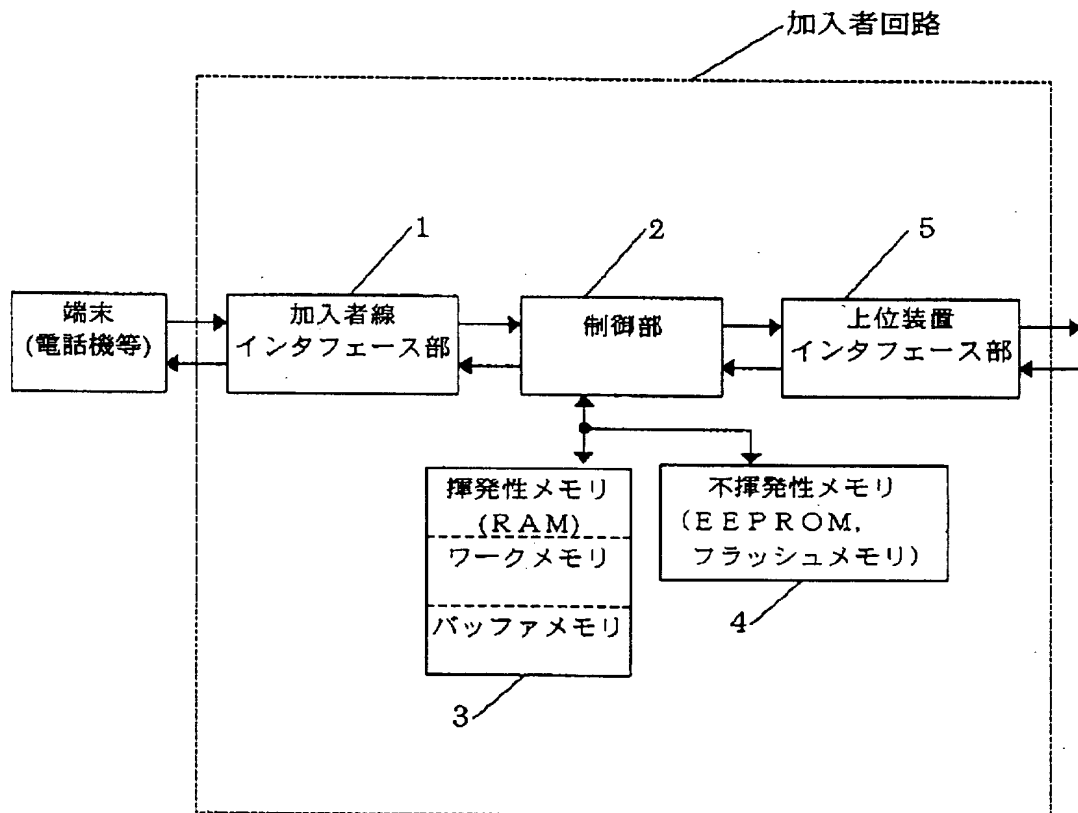
【図 3】メモリ書き替えのシーケンスを説明する図である。

【符号の説明】

- 1 加入者線インタフェース部
- 2 制御部
- 3 揮発性メモリ (RAM)
- 4 不揮発性メモリ (EEPROM、フラッシュメモリ)
- 5 上位装置インタフェース部

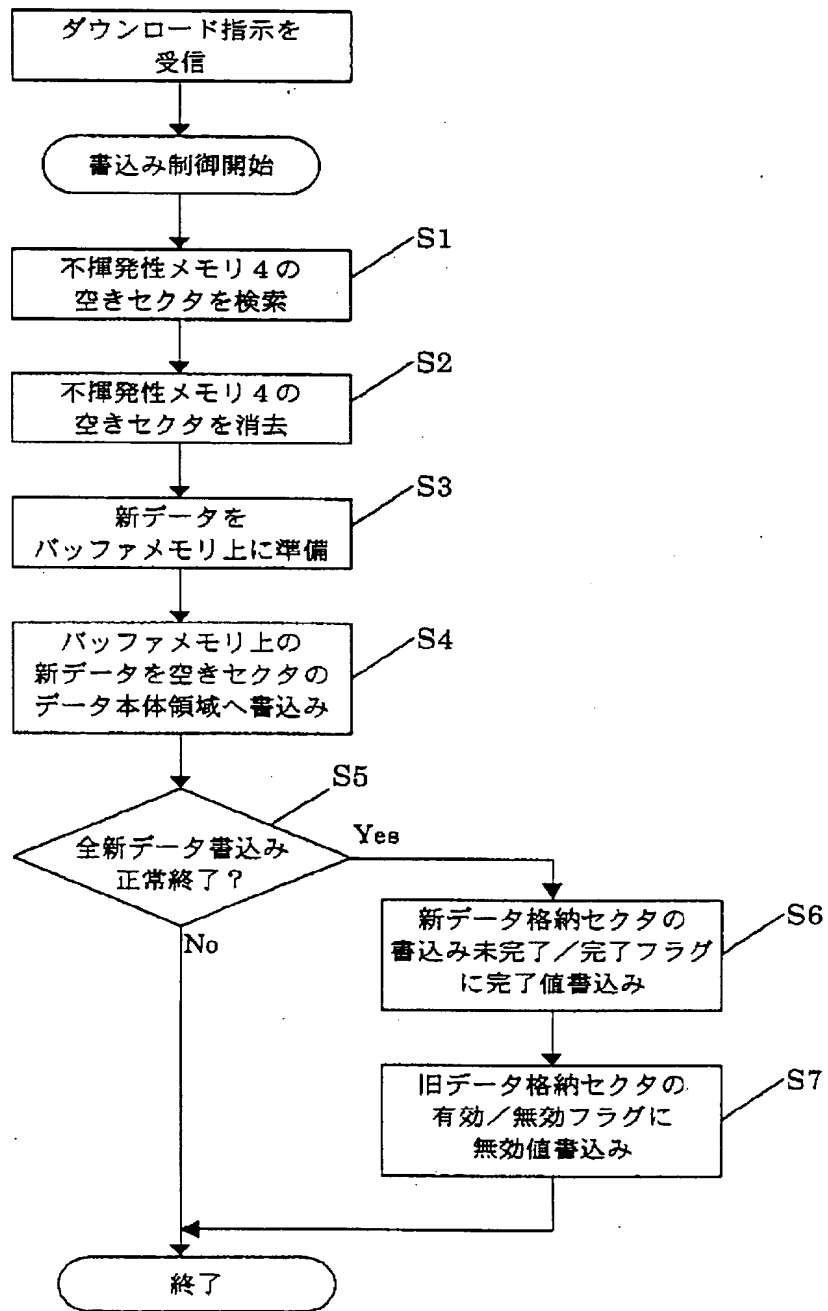
【図 1】

図 1



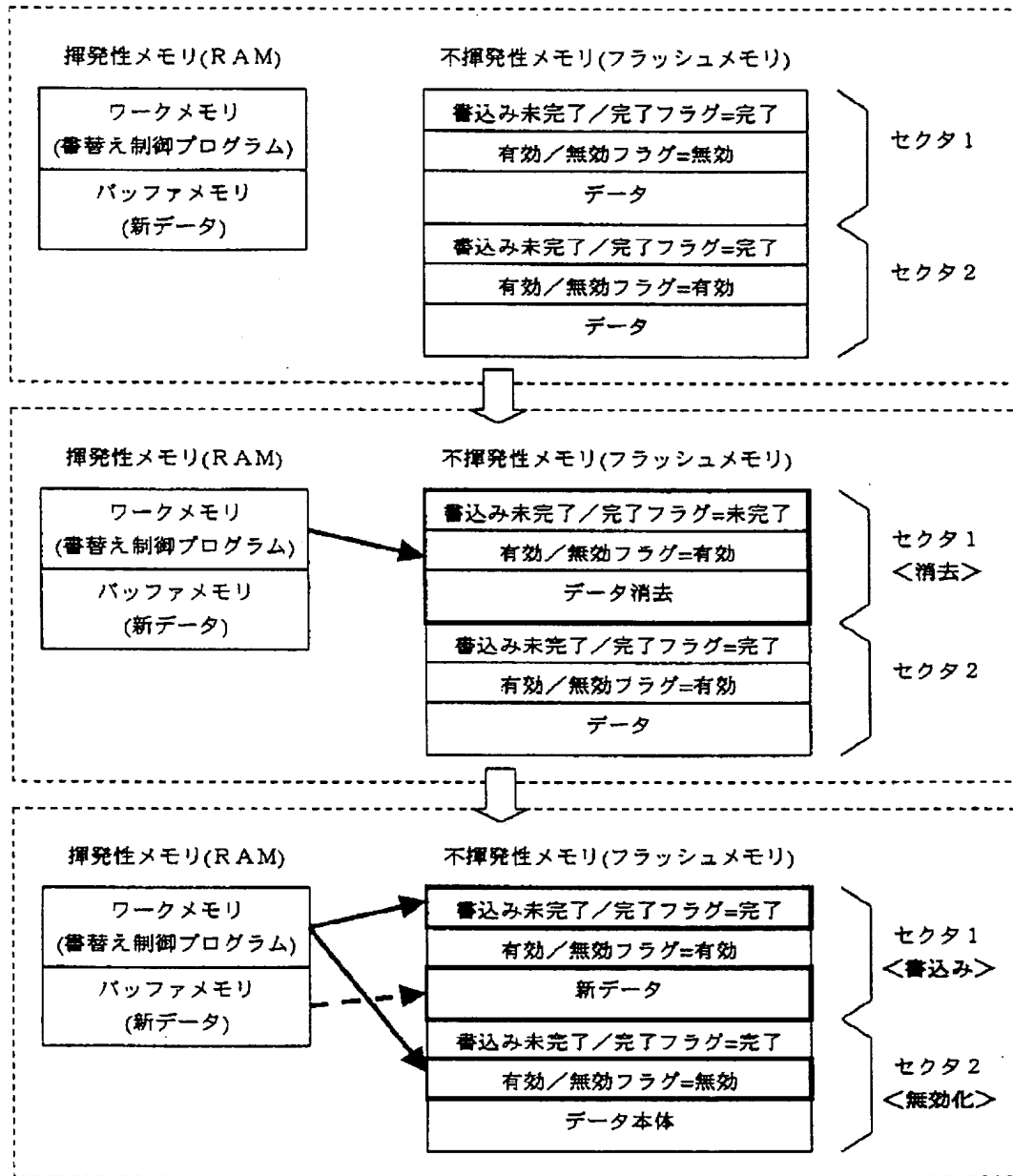
【図2】

図2



【図3】

図3.



フロントページの続き

(72)発明者 斉藤 敏之
 神奈川県横浜市戸塚区戸塚町216番地 株
 式会社日立製作所通信事業部内

(72)発明者 福成 辰博
 神奈川県横浜市戸塚区戸塚町216番地 株
 式会社日立製作所通信事業部内

(72) 発明者 森田 佳伸
神奈川県横浜市戸塚区戸塚町216番地 株
式会社日立製作所通信事業部内
(72) 発明者 須藤 理光
神奈川県横浜市戸塚区戸塚町180番地 日
立通信システム株式会社内

(72) 発明者 秋山 和彦
東京都千代田区大手町二丁目3番地1号
日本電信電話株式会社内
Fターム(参考) 5B018 GA04 HA35 KA01 KA30 NA06
QA05 RA11
5K051 DD07 HH01

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☐ **FADED TEXT OR DRAWING**
- ☐ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☐ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.